

Docket No.: P-0562

PATENT

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of :
Wang-Rae KIM :
Serial No.: New U.S. Patent Application :
Filed: July 18, 2003 :
For: APPARATUS AND METHOD FOR COMPENSATING PRE-DISTORTION
OF POWER AMPLIFIER

TRANSMITTAL OF CERTIFIED PRIORITY DOCUMENT(S)

Commissioner for Patents
Alexandria, Virginia 22313-1450

Sir:

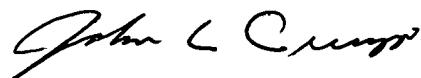
At the time the above application was filed, priority was claimed based on the following application(s):

Korean Patent Application No. 0042789/2002 filed July 20, 2002

and 0081455/2002 filed December 18, 2002

A copy of each priority application listed above is enclosed.

Respectfully submitted,
FLESHNER & KIM, LLP



Daniel Y.J. Kim
Registration No. 36,186
John L. Ciccozzi
Registration No. 48,984

P. O. Box 221200
Chantilly, Virginia 20153-1200
703 502-9440
Date: July 18, 2003
DYK/JLC:shh

대한민국 특허청
KOREAN INTELLECTUAL
PROPERTY OFFICE

별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto
is a true copy from the records of the Korean Intellectual
Property Office.

출원번호 : 10-2002-0042789
Application Number

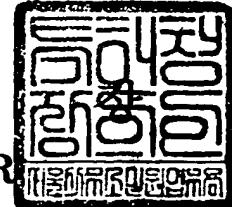
출원년월일 : 2002년 07월 20일
Date of Application JUL 20, 2002

출원인 : 엘지전자 주식회사
Applicant(s) LG Electronics Inc.



2003년 05월 10일

특허청
COMMISSIONER





1020020042789

출력 일자: 2003/5/12

【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0006
【제출일자】	2002.07.20
【국제특허분류】	H04B 7/00
【발명의 명칭】	전치왜곡 선형화기의 D P D 계수산출방법 및 그 방법을 이용한 전치왜곡 선형화기
【발명의 영문명칭】	METHOD FOR PRODUCING DPD COEFFICIENTS OF PRE-DISTORTER SYSTEM AND PRE-DISTORTER SYSTEM USING THE METHOD
【출원인】	
【명칭】	엘지전자 주식회사
【출원인코드】	1-2002-012840-3
【대리인】	
【성명】	박장원
【대리인코드】	9-1998-000202-3
【포괄위임등록번호】	2002-027075-8
【발명자】	
【성명의 국문표기】	김왕래
【성명의 영문표기】	KIM, Wang Rae
【주민등록번호】	660908-1051616
【우편번호】	431-752
【주소】	경기도 안양시 동안구 호계2동 한마음임광아파트 101동 2203호
【국적】	KR
【취지】	특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 대 리인 원 (인) 박장
【수수료】	
【기본출원료】	20 면 29,000 원
【가산출원료】	3 면 3,000 원
【우선권주장료】	0 건 0 원
【심사청구료】	0 항 0 원
【합계】	32,000 원



1020020042789

출력 일자: 2003/5/12

【첨부서류】

1. 요약서·영세서(도면)_1통

【요약서】**【요약】**

본 발명은 디지털 이동통신시스템에서의 전치왜곡 선형화기의 DPD 계수산출방법 및 그 방법을 이용한 전치왜곡 선형화기에 관한 것으로서, 특히 전력증폭기의 온도에 따른 메모리효과를 고려한 전치왜곡 선형화기의 DPD 계수산출방법 및 그 방법을 이용한 전치왜곡 선형화기에 관한 것이다. 이를 위해 본 발명의 전치왜곡 선형화기는 서로 다른 평균전력을 갖는 복수의 입력신호로부터 왜곡신호를 출력하는 수단과, 소정의 파라미터를 산출하는 수단과, 상기 소정의 파라미터를 인덱스로 지정하고 상기 입력신호 및 상기 왜곡신호를 비교함으로써 복수의 DPD 계수 테이블을 작성하는 수단을 포함하여 구성된 것을 특징으로 한다. 또한, 본 발명의 전치왜곡선형화기의 DPD 계수산출방법은 서로 다른 평균전력을 갖는 복수의 입력신호를 상기 전치왜곡 선형화기에 입력하는 단계와, 상기 입력신호로부터 왜곡신호를 출력하는 단계와, 소정의 파라미터를 인덱스로 지정하고 상기 입력신호 및 상기 왜곡신호를 비교함으로써 복수의 DPD 계수 테이블을 작성하는 단계를 포함하여 이루어진 것을 특징으로 한다.

【대표도】

도 7

【명세서】

【발명의 명칭】

전치왜곡 선형화기의 DPD 계수산출방법 및 그 방법을 이용한 전치왜곡 선형화기
{METHOD FOR PRODUCING DPD COEFFICIENTS OF PRE-DISTORTER SYSTEM AND PRE-DISTORTER
SYSTEM USING THE METHOD}

【도면의 간단한 설명】

도 1은 종래의 디지털 전치왜곡 선형화기의 구성도.

도 2는 종래의 디지털 전치왜곡 선형화기의 DPD(Digital Pre-Distorter)의 내부 구
성도.

도 3은 온도에 따른 전력증폭기의 AM-AM 특성을 나타내는 그래프도.

도 4는 온도에 따른 전력증폭기의 AM-PM 특성을 나타내는 그래프도.

도 5는 본 발명의 제 1실시예에 의한 디지털 전치왜곡 선형화기의 구성도.

도 6은 본 발명의 제 2실시예에 의한 디지털 전치왜곡 선형화기의 구성도.

도 7은 본 발명의 디지털 전치왜곡 선형화기의 DPD(Digital Pre-Distorter)의 내부
구성도.

도 8은 본 발명의 제 1실시예에 의한 디지털 전치왜곡 선형화기의 동작을 나타내는
순서도.

도 9는 본 발명의 제 2실시예에 의한 디지털 전치왜곡 선형화기의 동작을 나타내는
순서도.

** 도면의 주요부분에 대한 부호설명 **

110 : DPD(Digital Pre-Distorter)	111 : 전치왜곡커널부
112 : 신호크기산출부	113 : DPD 계수 테이블그룹
120 : DA 컨버터	130 : RF 업컨버터
140 : 전력증폭기(PA)	141 : 온도센서
150 : RF 다운컨버터	160 : AD 컨버터
170 : DPDC(Digital Pre-distorter Controller)	
180 : 평균전력산출기	

【발명의 상세한 설명】

【발명의 목적】

【발명이 속하는 기술분야 및 그 분야의 종래기술】

<18> 본 발명은 디지털 이동통신시스템에서의 전치왜곡 선형화기의 DPD 계수산출방법 및 그 방법을 이용한 전치왜곡 선형화기에 관한 것으로서, 특히 전력증폭기의 온도에 따른 메모리효과를 고려한 전치왜곡 선형화기의 DPD 계수산출방법 및 그 방법을 이용한 전치왜곡 선형화기에 관한 것이다.

<19> 디지털 이동통신시스템에서 디지털신호를 전송하기 위해서는 디지털신호를 RF 신호로 변환한 후 이 신호가 공중으로 전파될 수 있도록 신호전력을 증폭하여야 한다.

<20> 이를 위해서는 이동통신시스템의 송신기의 최종단에 RF 전력증폭기(Power Amplifier)를 설치하여야 한다.

<21> 그런데 전력증폭기는 일반적으로 비선형특성을 갖고 있다. 즉, 전력증폭기에 입력되는 신호의 크기에 비례하여 출력신호의 크기가 비선형적으로 변하는 특성(AM-AM)과 출력신호의 위상이 비선형적으로 변하는 특성(AM-PM)을 갖고 있다.

<22> 이러한 비선형특성을 갖고 있는 전력증폭기는 인접채널간섭(Spectral Re-growth)을 발생시켜서 출력신호를 왜곡하기 때문에 송신기의 전체성능을 열화시키게 된다.

<23> 이와 같은 전력증폭기의 비선형특성을 효율적으로 제거해 주는 것이 전치왜곡(pre-distortion) 선형화기이다.

<24> 따라서, 전치왜곡 선형화기를 사용함으로써 입력신호의 크기에 따른 전력증폭기의 크기이득 및 위상이득을 일정하게 유지시켜서 송신기의 성능을 개선시킬 수 있다.

<25> 즉, 전치왜곡 선형화기는 전력증폭기에서 출력되는 왜곡신호와 역이 되는 신호를 전력증폭기에 보냄으로써 결과적으로 왜곡이 없는 증폭신호가 출력될 수 있도록 하여 송신기의 성능을 개선시킨다.

<26> 도 1은 종래의 디지털 전치왜곡 선형화기의 구성을 나타낸다.

<27> 도 1에 도시한 디지털 전치왜곡 선형화기의 동작을 설명하면 다음과 같다.

<28> 디지털 전치왜곡 선형화기는 최초 동작시 초기모드(initial mode)에 들어간다.

<29> 초기모드란 전력증폭기(40)의 비선형특성을 측정하는 동작모드로서, 초기모드에서 는 전력증폭기(40)의 전체동작영역에서의 특성을 알아낼 수 있는 시험신호(training signal)를 사용한다.

<30> 우선, 시험신호로서 디지털신호(V_{ref})가 DPD(Digital Pre-Distorter)(10) 및 DPDC(Digital Pre-distorter Controller)(70)에 입력된다.

<31> 그러나 초기모드에서 DPD(10)에 입력된 디지털신호는 아무런 조작(선왜곡)을 받지 않고 DPD(10)를 통과하게 된다.

<32> DPD(10)를 통과한 디지털신호(V_d)(초기모드에서는 $V_d=V_{ref}$)는 DA 컨버터(20)에 공급되어 아날로그신호(V_{da})로 변환된다.

<33> DA 컨버터(20)에서 나온 아날로그신호(V_{da})는 RF 업컨버터(30)에 입력되어 높은 주파수의 아날로그신호(V_{drf})로 변환된다.

<34> RF 업컨버터(30)에서 출력된 고주파수의 아날로그신호(V_{drf})는 전력증폭기(40)에 입력되어 공중으로 전송될 수 있도록 증폭된다. 이 때 증폭된 아날로그신호(V_{mrf})에는 왜곡이 발생하게 된다.

<35> 전력증폭기(40)에서 증폭된 아날로그신호(V_{mrf})는 공중으로 전파되고 그 아날로그신호의 일부(커플링신호)(V_{fbrf})는 RF 다운컨버터(50)에 입력되어 낮은 주파수의 신호로 변환된다.

<36> RF 다운컨버터(50)에서 나온 낮은 주파수의 아날로그신호(V_{fba})는 AD 컨버터(60)에 입력되어 디지털신호(V_{fb})로 변환된다.

<37> AD 컨버터(60)에서 나온 디지털신호(V_{fb})는 DPDC(Digital Pre-distorter Controller)(70)에 공급된다.

<38> DPDC(70)에서는 디지털신호(V_{ref})(왜곡되지 않은 신호) 및 AD 컨버터(60)에서 나온 디지털신호(V_{fb})(왜곡된 신호)를 비교하여 왜곡된 정도(비선형특성 : AM-AM, AM-PM)를 계산한 후 이 계산값으로부터 DPD 계수를 산출한다.

<39> DPD 계수는 비선형특성과 역이 되는 신호를 생성할 수 있는 계수로서 DPDC(70)에서 출력된 DPD 계수는 DPD(10)에 공급되어 DPD(10)의 내부에 DPD 계수테이블(13)(도 2참조)이 형성된다.

<40> 도 2는 DPD(10)의 내부구성도를 나타낸다.

<41> 디지털신호(V_{ref})에 대하여 DPD 계수테이블(13)이 완성되면 디지털 전치왜곡 선형기는 초기모드를 종료하고 정상모드(normal mode)로 들어가게 된다.

<42> 정상모드에서는 시험신호 대신에 실제 송신될 시스템의 신호가 입력된다.

<43> 도 2에서 도시된 바와 같이, 정상모드에서 송신될 실제 디지털신호(V_{ref})가 DPD(10)에 공급되면, 디지털신호(V_{ref})는 그 내부에 있는 전치왜곡커널부(pre-distorter kernel)(11) 및 신호크기산출부(12)에 각각 입력된다.

<44> 신호크기산출부(12)에서는 입력신호의 크기를 구하고, 입력신호의 크기는 DPD 계수테이블(13)를 구성하는 DPD 계수의 주소가 된다.

<45> 따라서 입력신호의 크기가 가리키는 DPD 계수테이블(13)의 주소에 저장된 DPD 계수가 선택되어 전치왜곡커널부(11)에 공급된다.

<46> 전치왜곡커널부(11)에서는 참조테이블(13)로부터 공급된 DPD 계수를 이용하여 입력신호에 왜곡을 가함으로써 왜곡된 디지털신호(V_d)를 출력한다.

<47> 이러한 왜곡신호(V_d)는 전력증폭기(40)의 비선형특성과 역이 되는 신호이기 때문에 증폭된 신호(V_{mrf})는 결과적으로 왜곡없이 공중으로 전송될 수 있다.

<48> 한편 초기모드에서 DPD 계수테이블(13)에 저장되었던 DPD 계수는 정상모드에서 실제 입력신호가 입력됨에 따라서 생성되는 DPD 계수로 갱신되는데, 이것을 적응(adaptation)이라고 한다.

【발명이 이루고자 하는 기술적 과제】

<49> 그러나, 전력증폭기는 온도에 따라 비선형특성이 변하는 메모리 효과(memory effect)를 갖고 있다.

<50> 도 3 및 도 4는 온도에 따라 전력증폭기의 비선형특성(AM-AM, AM-PM)이 변하는 것을 나타내고 있다.

<51> 종래의 전치왜곡 선형화기에서의 DPD 계수는 전력증폭기의 온도가 일정한 상태에서 계산된 값(즉 특정의 비선형특성을 전체로 하여 계산된 값)이기 때문에, 만약 전력증폭기의 온도가 DPD 계수 산출 당시의 온도와 다르게 되면 전치왜곡 선형화기가 올바른 왜곡보정을 할 수 없게 되는 문제점이 있다.

<52> 즉, 온도에 따른 전력증폭기의 비선형특성의 변화(메모리효과)를 고려하지 않은 DPD 계수는 전력증폭기의 비선형특성과 역이 되는 신호를 생성할 수 없게 되어 결국 출력신호에 발생된 왜곡을 보상할 수 없게 된다.

<53> 따라서, 본 발명은 상기의 문제점을 고려하여 안출된 것으로서, 초기모드에서 온도에 따른 메모리효과를 보상할 수 있는 복수의 DPD 계수테이블을 작성할 수 있는 전치왜곡 선형화기의 DPD 계수산출방법 및 정상모드에서 실제 신호가 들어올 때 복수의 DPD 계수테이블을 이용하여 온도에 따른 비선형특성의 변화를 보상할 수 있는 전치왜곡 선형화기를 제공하는 것을 목적으로 한다.

【발명의 구성 및 작용】

<54> 이를 위해 본 발명의 전치왜곡 선형화기는 서로 다른 평균전력을 갖는 복수의 입력신호로부터 왜곡신호를 출력하는 수단과, 소정의 파라미터를 산출하는 수단과, 상기 소정의 파라미터를 인덱스로 지정하고 상기 입력신호 및 상기 왜곡신호를 비교함으로써 복수의 DPD 계수 테이블을 작성하는 수단을 포함하여 구성된 것을 특징으로 한다.

<55> 또한, 본 발명의 전치왜곡선형화기의 DPD 계수산출방법은 서로 다른 평균전력을 갖는 복수의 입력신호를 상기 전치왜곡 선형화기에 입력하는 단계와, 상기 입력신호로부터 왜곡신호를 출력하는 단계와, 소정의 파라미터를 인덱스로 지정하고 상기 입력신호 및 상기 왜곡신호를 비교함으로써 복수의 DPD 계수 테이블을 작성하는 단계를 포함하여 이루어진 것을 특징으로 한다.

<56> 이하 본 발명을 첨부된 도면을 참조하여 상세히 설명하면 다음과 같다.

<57> 도 5는 본 발명의 제 1실시예에 의한 디지털 전치왜곡 선형화기의 구성을 나타내고 있다. 제 1실시예에서는 인덱스로서 사용되는 파라미터가 전력증폭기의 온도이다.

<58> 본 발명의 제 1실시예에 의한 전치왜곡 선형화기는 도 1에서 도시한 종래의 전치왜곡 선형화기와 유사한 구성을 갖고 있으나, 전력증폭기의 온도정보가 DPD 및 DPDC에 전달된다는 것이 다르다.

<59> 본 발명의 제 1실시예에서는 입력신호의 평균전력에 따라 전력증폭기의 온도가 변하는 것을 이용하여, 여러가지 평균전력값을 갖는 신호를 입력하여 온도에 따라 변형되는 여러 비선형특성에 기초한 DPD 계수를 산출한다.

<60> 도 1에서와 설명한 바와 같이 본 발명의 디지털 전치왜곡 선형화기도 최초 동작시 초기모드(initial mode)로 들어간다.

<61> 우선 시험신호로서 일정한 평균전력을 갖는 디지털신호(V_{ref})를 DPD(Digital Pre-Distorter)(110) 및 DPDC(Digital Pre-distorter Controller)(170)에 입력한다.

<62> DPD(110)에 입력된 디지털신호는 아무런 조작(선왜곡)을 받지 않고 DPD(110)를 통과한다.

<63> DPD(10)를 통과한 디지털신호(V_d)(초기모드에서는 $V_d=V_{ref}$)는 DA 컨버터(120)에 공급되어 아날로그신호(V_{da})로 변환된다.

<64> DA 컨버터(20)에서 나온 아날로그신호(V_{da})는 RF 업컨버터(130)에 공급되어 높은 주파수의 아날로그신호(V_{drf})로 변환된다.

<65> RF 업컨버터(130)에서 출력된 고주파수의 아날로그신호(V_{drf})는 전력증폭기(140)에 입력되어 공중으로 전송될 수 있도록 증폭된다. 이 때 증폭된 아날로그신호(V_{mrf})에 는 왜곡이 발생하게 된다.

<66> 전력증폭기(140)에서 증폭된 아날로그신호(V_{mrf})는 공중으로 전파되고 그 아날로그 신호의 일부(커플링신호)(V_{fbrf})는 RF 다운컨버터(150)에 입력되어 낮은 주파수의 신호로 변환된다.

<67> RF 다운컨버터(150)에서 나온 낮은 주파수의 아날로그신호(V_{fba})는 AD 컨버터(160)에 입력되어 디지털신호(V_{fb})로 변환된다.

<68> AD 컨버터(160)에서 나온 디지털신호(V_{fb})는 DPDC(Digital Pre-distorter Controller)(170)에 공급된다.

<69> 한편, 본 발명에서는 전력증폭기(140)에 온도센서(141)를 설치하여 전력증폭기(140)에서 측정된 온도를 DPDC(170)에 공급한다.

<70> 전력증폭기(140)의 온도는 입력신호의 평균전력에 따라 변하게 되므로 입력신호의 평균전력을 변화시켜서 DPD(110)에 입력하면 다른 온도값이 전력증폭기(140)에서 측정된다.

<71> DPDC(170)에서는 디지털신호(V_{ref})(왜곡되지 않은 신호) 및 AD 컨버터(160)에서 나오는 디지털신호(V_{fb})(왜곡된 신호)를 비교하여 왜곡된 정도(비선형특성 : AM-AM, AM-PM)를 계산한 후 이 계산값으로부터 DPD 계수를 산출하여 이것을 DPD(110)에 보냄으로써 DPD 계수테이블(113a)(도 7참조)를 작성한다. 이 때의 DPD 계수테이블(113a)은 신호(V_{ref} 및 V_{fb})를 획득한 시점에서 전력증폭기(140)의 온도센서(141)로부터 공급된 온도를 인덱스로 갖게 된다.

<72> 다음 입력신호(V_{ref})의 평균전력을 변화시켜서 상기의 과정을 반복하게 되면, 상기 한 바와 같이 입력신호의 평균전력에 따라 전력증폭기(140)의 온도가 변하게 되므로 도 7에서 도시된 바와 같이 DPD 계수테이블그룹(113) 내에 각 온도에 대응하는 DPD 계수테이블이 복수개 형성되게 된다.

<73> 도 6은 본 발명의 제 2실시예에 의한 디지털 전치왜곡 선형화기의 구성도이다.

<74> 본 발명의 제 2실시예는 제 1실시예와 유사하나 인덱스로서 사용되는 파라미터가 입력신호의 평균전력이다. 즉, 전력증폭기(140)의 온도를 측정하는 대신 입력신호의 평균전력을 구하여 이것을 DPD 계수테이블의 인덱스로 한다.

<75> 따라서 도 6에서 도시한 바와 같이, 입력신호의 평균전력을 산출할 수 있는 평균전력산출기(180)를 DPDC(170)에 연결하여 평균전력이 DPDC(170)에 공급되도록 한다.

<76> 도 7은 본 발명에서 DPD(110)의 내부구성도를 나타낸다.

<77> 도 7에서 도시한 DPD(110)는 도2에서 도시한 DPD(10)와 유사하나 DPD 계수테이블이 복수개 형성되어 DPD 계수테이블그룹(113)을 이루고 있으며, DPD 계수테이블그룹(113)에서 소정의 DPD 계수테이블을 선택할 수 있는 인덱스로서 온도 또는 평균전력이 공급된다.

<78> 도 8은 본 발명의 제 1실시예에 의한 디지털 전치왜곡 선형화기의 동작을 나타내는 순서도이다.

<79> 도 8에서, 상기한 바와 같이 초기모드에서 시험신호의 평균전력을 변화시켜 그에 따른 전력증폭기의 온도에 대응하는 복수개의 DPD 계수테이블을 만들어 DPD 계수테이블 그룹이 완성되면(S1~S5), 정상모드로 들어가 실제의 신호가 DPD에 입력된다(S6).

<80> 실제의 입력신호가 DPD(110)에 입력되면 그 내부에 있는 신호크기산출부(112)에서 신호의 크기가 산출되고(S7), 전력증폭기(114)에서 측정된 온도는 DPD(110)에 입력된다(S8).

<81> 입력된 온도는 DPD 계수테이블그룹(113)에서 인덱스로서 작용하여 그 온도에 대응하는 소정의 DPD 계수테이블이 선택되고, 다음 그 DPD 계수테이블에서 신호크기에 대응하는 DPD 계수가 선택된다(S9).

<82> 선택된 DPD 계수는 전치왜곡커널부(111)에 공급되고, 전치왜곡커널부(111)에 입력된 입력신호는 이 DPD 계수와 소정의 연산이 수행되어 전력증폭기(140)의 비선형특성과 역이 되는 신호로 왜곡된다(S10).

<83> 도 9는 본 발명의 제 2실시예에 의한 디지털 전치왜곡 선형화기의 동작을 나타내는 순서도이다.

<84> 도 9에서, 상기한 바와 같이 초기모드에서 시험신호의 평균전력을 변화시켜 그 평균전력에 대응하는 복수개의 DPD 계수테이블을 만들어 DPD 계수테이블그룹이 완성되면 (S1~S5), 정상모드로 들어가 실제의 신호가 DPD에 입력된다(S6).

<85> 실제의 입력신호가 DPD(110)에 입력되면 그 내부에 있는 신호크기산출부(112)에서 신호의 크기가 산출되고(S7), 평균전력산출기(180)에서 산출된 평균전력은 DPD(110)에 입력된다(S8).

<86> 입력된 평균전력은 DPD 계수테이블그룹(113)에서 인덱스로서 작용하여 그 평균전력에 대응하는 소정의 DPD 계수테이블이 선택되고, 다음 그 DPD 계수테이블에서 신호크기에 대응하는 DPD 계수가 선택된다(S9).

<87> 선택된 DPD 계수는 전치왜곡커널부(111)에 공급되고, 전치왜곡커널부(111)에 입력된 입력신호는 이 DPD 계수와 소정의 연산이 수행되어 전력증폭기(140)의 비선형특성과 역이 되는 신호로 왜곡된다(S10).

<88> 한편, 정상모드에서 실제신호가 입력되어 전력증폭기(140)의 비선형특성과 역이 되는 왜곡신호가 출력되면서, 또한 실제신호와 왜곡신호를 비교하여 DPD 계수를 산출하게

되는데 선택된 DPD 계수테이블의 DPD 계수가 새로 산출된 DPD 계수로 갱신됨으로써 DPD 계수테이블의 적용이 수행된다.

【발명의 효과】

<89> 본 발명은 입력신호의 평균전력을 변화시켜서 복수의 DPD 계수테이블을 만들어 놓고 이 계수테이블을 이용하여 온도에 따른 전력증폭기의 비선형특성의 변화 즉 메모리 효과를 보상함으로써 전치왜곡 선형화기의 성능이 열화되는 것을 방지할 수 있는 효과가 있다.

【특허청구범위】**【청구항 1】**

전력증폭기의 비선형특성을 보상하기 위한 전치왜곡 선형화기에 있어서, 서로 다른 평균전력을 갖는 복수의 입력신호로부터 왜곡신호를 출력하는 수단과, 소정의 파라미터를 산출하는 수단과, 상기 소정의 파라미터를 인덱스로 지정하고 상기 입력신호 및 상기 왜곡신호를 비교함으로써 복수의 DPD 계수 테이블을 작성하는 수단을 포함하여 구성된 것을 특징으로 하는 전치왜곡 선형화기.

【청구항 2】

제 1항에 있어서, 상기 복수의 DPD 계수 테이블에서 소정의 파라미터를 인덱스로 갖는 DPD 계수 테이블을 선택하고, 그 선택된 DPD 계수 테이블에서 상기 입력신호의 크기에 대응하는 DPD 계수를 출력하여 상기 전력증폭기의 비선형특성과 역이 되는 신호를 생성하는 것을 특징으로 하는 전치왜곡 선형화기.

【청구항 3】

제 1항 또는 제 2항에 있어서, 상기 소정의 파라미터는 상기 왜곡신호를 출력할 때의 상기 전력증폭기의 온도인 것을 특징으로 하는 전치왜곡 선형화기.

【청구항 4】

제 1항 또는 제 2항에 있어서,

상기 소정의 파라미터는 상기 입력신호의 평균전력인 것을 특징으로 하는 전치왜곡 선형화기.

【청구항 5】

제 2항에 있어서,

상기 선택된 DPD 계수 테이블이 상기 입력신호와 상기 왜곡신호를 비교하여 산출된 DPD 계수로 갱신되는 것을 특징으로 하는 전치왜곡 선형화기.

【청구항 6】

전력증폭기의 비선형특성을 보상하기 위한 전치왜곡 선형화기의 DPD 계수산출방법에 있어서,

서로 다른 평균전력을 갖는 복수의 입력신호를 상기 전치왜곡 선형화기에 입력하는 단계와,

상기 입력신호로부터 왜곡신호를 출력하는 단계와,

소정의 파라미터를 인덱스로 지정하고 상기 입력신호 및 상기 왜곡신호를 비교함으로써 복수의 DPD 계수 테이블을 작성하는 단계를 포함하여 이루어진 것을 특징으로 하는 전치왜곡 선형화기의 DPD 계수산출방법.

【청구항 7】

제 6항에 있어서,

상기 소정의 파라미터는 상기 왜곡신호의 출력시 상기 전력증폭기의 온도인 것을 특징으로 하는 전치왜곡 선형화기의 DPD 계수산출방법.

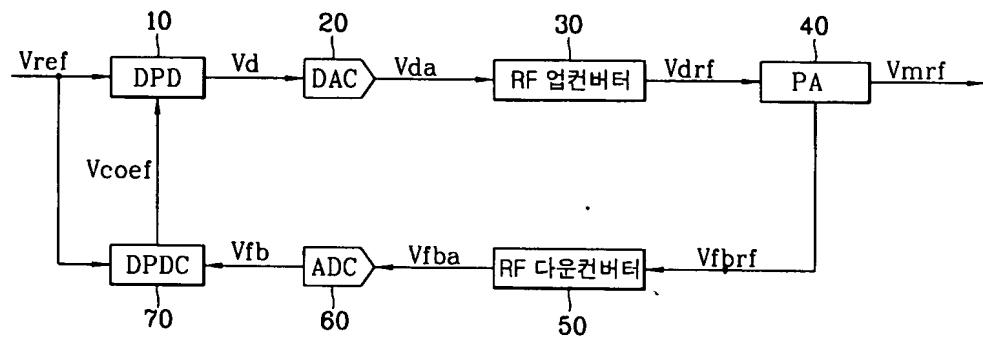
【청구항 8】

제 6항에 있어서,

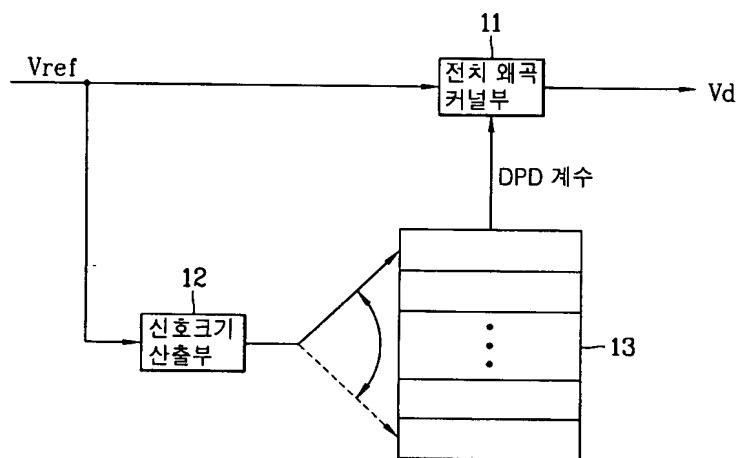
상기 소정의 파라미터는 상기 입력신호의 평균전력인 것을 특징으로 하는 전치왜곡
선형화기의 DPD 계수산출방법.

【도면】

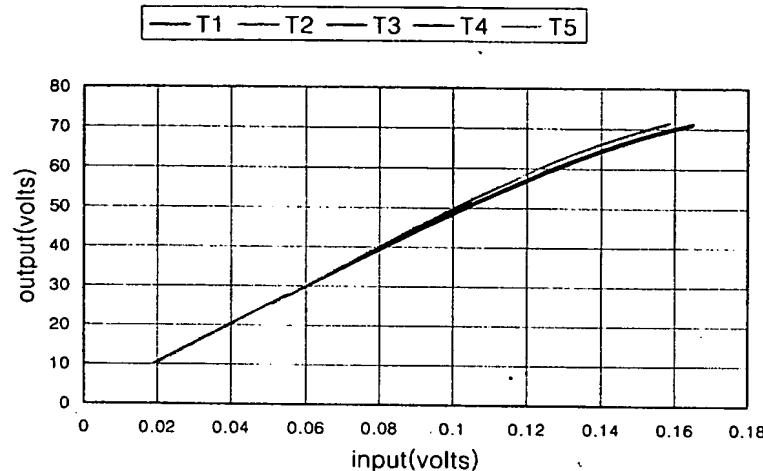
【도 1】



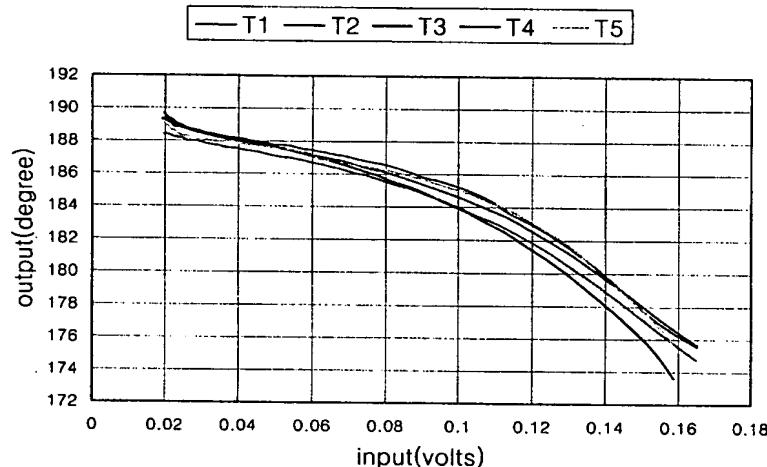
【도 2】



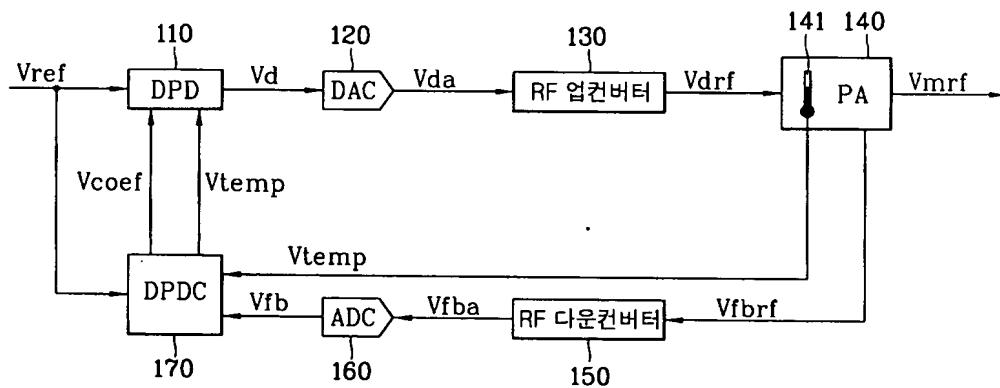
【도 3】



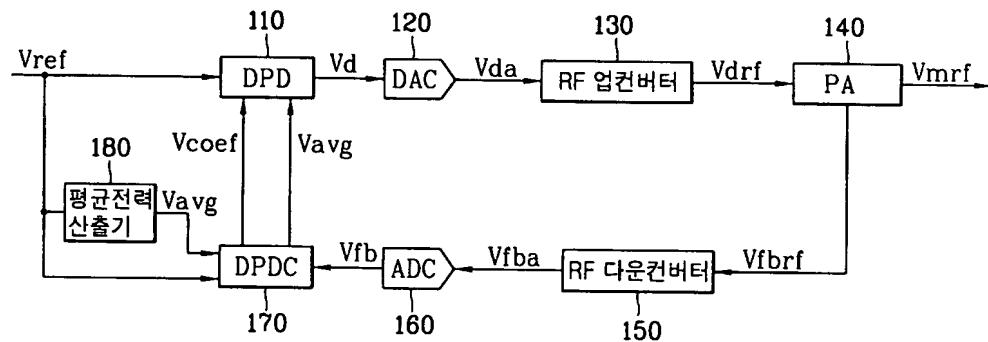
【도 4】



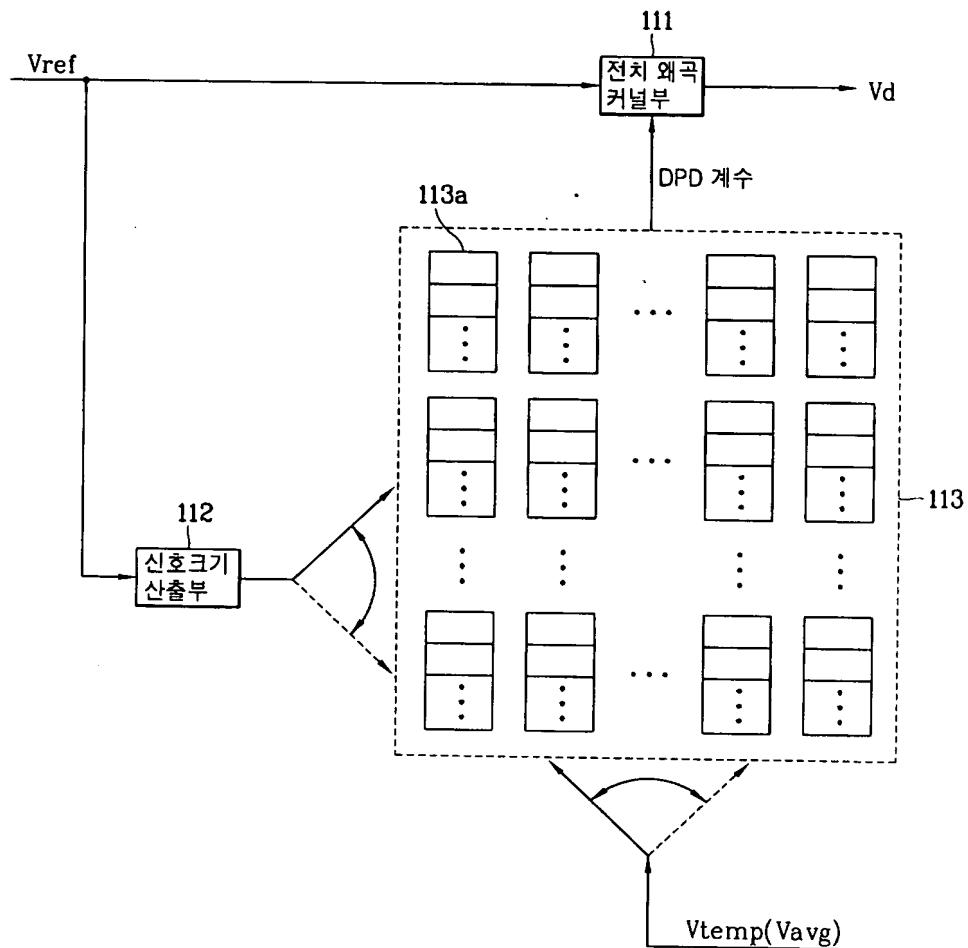
【도 5】



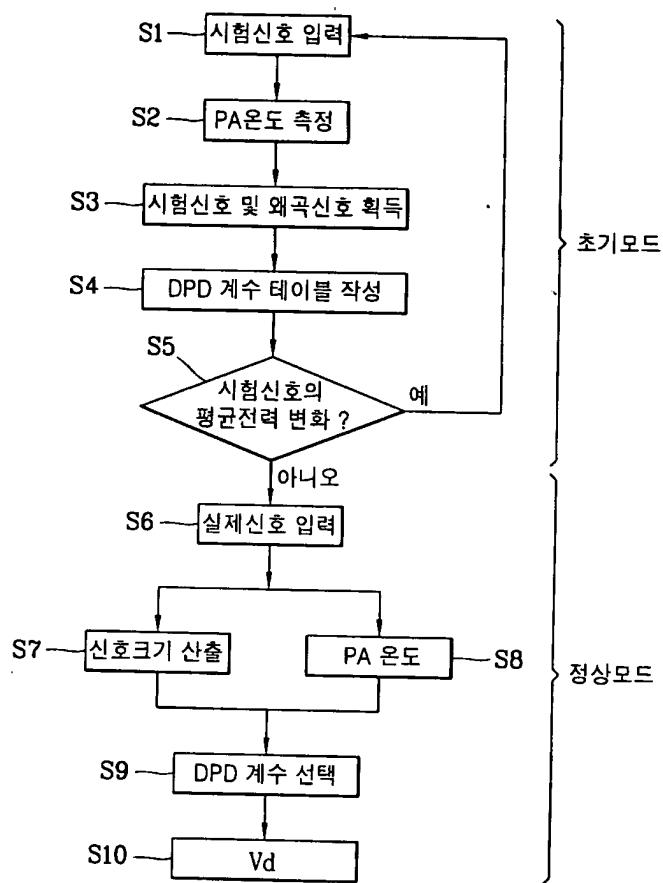
【도 6】



【도 7】



【도 8】





1020020042789

출력 일자: 2003/5/12

【도 9】

